

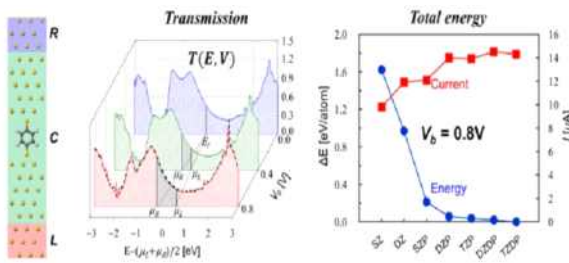
연수 제안서

연구 분야	디바이스 공정 기술 개발 및 회로설계
연구 과제명	1. 광자기반 양자소재 부품기술 개발 2. 초고감도 지능형 센싱을 위한 뉴로모픽 디바이스 개발
연수 제안 업무	뉴로모픽 디바이스 및 플렉서블 디바이스 공정 기술 개발 및 회로 설계

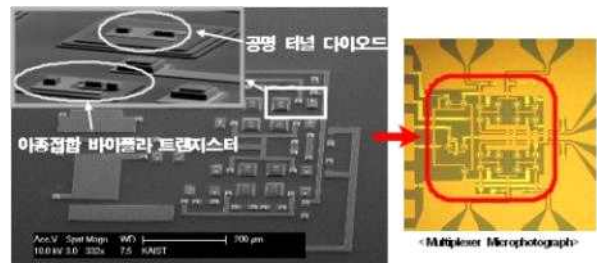
- 연수기간 : 2023.05.01. -

- 연수 내용 :

- 에너지 분포 예측과 뉴로모픽 컴퓨팅 디바이스를 이용한 양자소자 설계 기술 개발
- 플렉서블 디바이스 공정기술을 적용한 양자소자 통신기술 개발

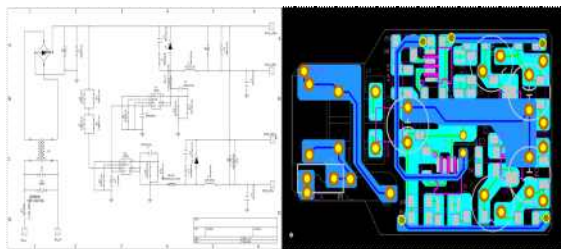


<에너지 분포 예측 기반의 소자설계 기술>

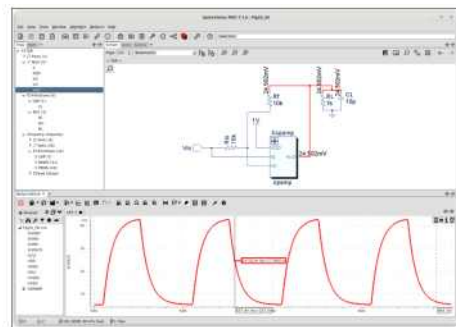


<양자소자를 이용한 초고속 통신 기술 개발>

- 뉴로모픽 디바이스 성능 최적화를 위한 회로설계
- 플렉서블 디바이스 공정 기술 기술 개발



<뉴로모픽 디바이스 최적화를 위한 회로설계 기술 개발>



<연산 가속화를 위한 회로 최적화 기술 개발>

소속 부서 : 광전소재연구단

연수 책임자 : 박 민 철